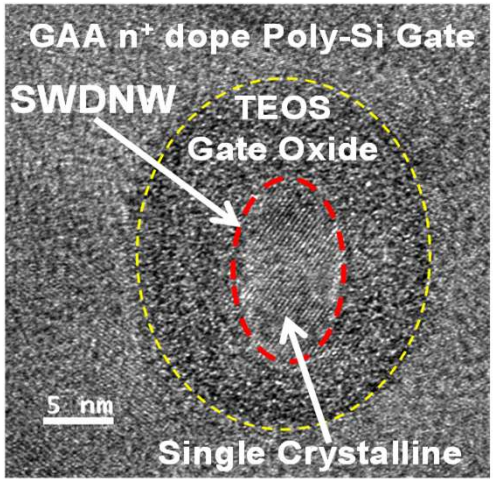
郭柏儀 (Kuo Po-Yi)老師

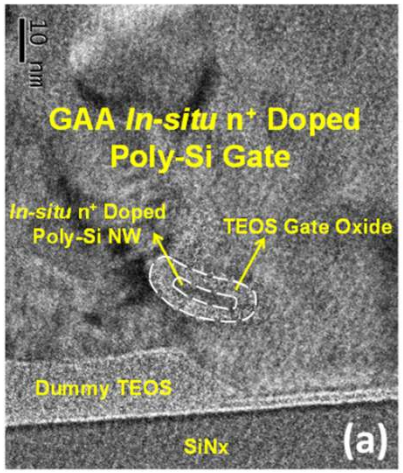
專長&研究方向

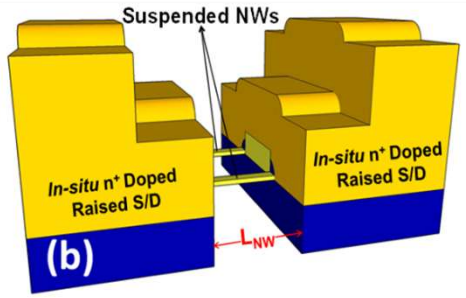
1. 半導體薄膜與奈米元件
2. 複晶矽奈米元件與技術
3. 金屬氧化物半導體元件與技術
4. 記憶體元件與技術

●次10nm複晶矽奈米線元件 (2011 VLSI)

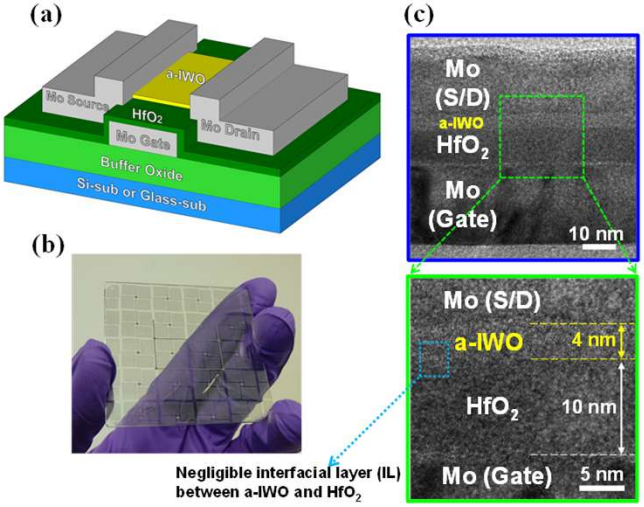


●次5nm複晶矽奈米線元件 (2015 IEDM)

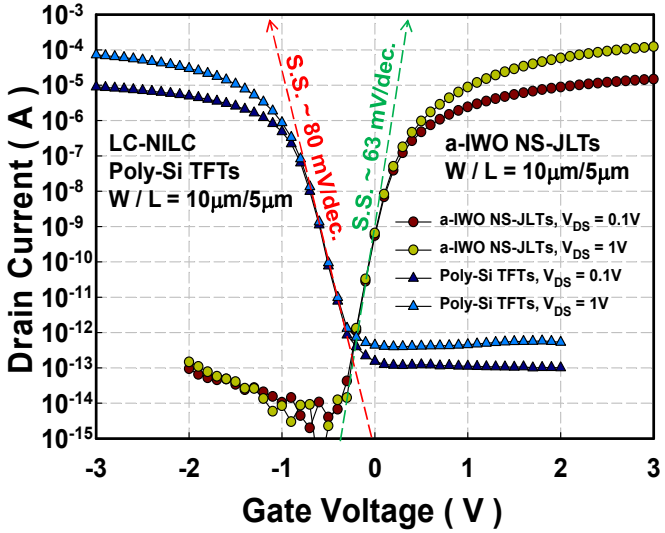




●低溫超薄金屬氧化物半導體元件 (2018 VLSI)



●p型低溫複晶矽/n型金屬氧化物半導體互補式元件 (2019 Scientific Reports)



●閘極全環繞三維垂直堆疊複晶矽奈米片元件 (2026 IEEE JEDS)

